

## IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In Re U.S. Patent Application	
Applicant: Mochizuki et al.	) I hereby certify that this paper is being deposited with the United States Postal Service as EXPRESS
Serial No.	mail in an envelope addressed to: Assistant Commissioner for Patents, Washington, D.C. 20231, on January 22, 2001.
Filed: January 22, 2001	) Express Label No.: <u>EL745264616 US</u> ) Signature:
For: INFORMATION STORAGE APPARATUS	
Art Unit:	J.C.S.S. J.C.S.

## **CLAIM FOR PRIORITY**

Assistant Commissioner for Patents Washington, DC 20231

Sir:

2000.

Applicants claim foreign priority benefits under 35 U.S.C. § 119 on the basis of the foreign application identified below:

Japanese Patent Application No. 2000-299573, filed September 29,

A certified copy of the priority document is enclosed.

Respectfully submitted,

GREER, BURNS & CRAIN, LTD.

Patrick G. Burns Reg. No. 29,367

January 22, 2001 300 South Wacker Drive Suite 2500 Chicago, IL 60606 (312) 360-0080 Customer Number: 24978



# B PATENT OFFICE

JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載され いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

2000年 9月29日

出 Application Number:

特願2000-299573

出 願 Applicant (s):

富士通株式会社

2000年12月 1日

特 許 庁 長 官 Commissioner, Patent Office





## 特2000-299573

【書類名】

特許願

【整理番号】

0051719

【提出日】

平成12年 9月29日

【あて先】

特許庁長官殿

【国際特許分類】

G11B 19/00

【発明の名称】

情報記憶装置

【請求項の数】

5

【発明者】

【住所又は居所】

神奈川県川崎市中原区上小田中4丁目1番1号 富士通

株式会社内

【氏名】

望月 英志

【発明者】

【住所又は居所】

神奈川県川崎市中原区上小田中4丁目1番1号 富士通

株式会社内

【氏名】

正木 功

【特許出願人】

【識別番号】

000005223

【氏名又は名称】 富士通株式会社

【代理人】

【識別番号】

100094330

【弁理士】

【氏名又は名称】 山田 正紀

【選任した代理人】

【識別番号】 100109689

【弁理士】

【氏名又は名称】 三上 結

【手数料の表示】

【予納台帳番号】 017961

【納付金額】

21,000円

## 【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 9912909

【プルーフの要否】

要

【書類名】

明細書

【発明の名称】

情報記憶装置

【特許請求の範囲】

【請求項1】 情報記録媒体を所定位置に保持して所定方向に回転させながらその情報記録媒体に対して少なくとも情報再生を行う、電力で動作する情報記憶装置において、

前記電力が所定レベル以上の電力であるか否かを認識する認識部と、

前記認識部によって、前記電力は所定レベル以上の電力であると認識されたか、前記電力は該所定レベルに満たない電力であると認識されたかに応じて、それぞれ、相対的に大きい電力を消費する第1の減速方式で前記情報記録媒体の回転を減速させ、あるいは相対的に小さい電力を消費する第2の減速方式で前記情報記録媒体の回転を減速させる減速部とを備えたことを特徴とする情報記憶装置。

【請求項2】 前記情報記録媒体を前記所定方向へと駆動する駆動部を備え

前記減速部が、前記第2の減速方式として、前記駆動部による駆動をやめさせることで前記情報記録媒体の回転を減速させる減速方式を採用するものであることを特徴とする請求項1記載の情報記憶装置。

【請求項3】 前記情報記録媒体を前記所定方向へと駆動する駆動部と、 前記情報記録媒体に制動力を掛けて回転を減速させる制動部とを備え、

前記減速部が、前記駆動部による駆動をやめさせることで前記情報記録媒体の 回転を減速させてその後に前記制動部を稼働させることにより該情報記録媒体の 回転を更に減速させる減速方式を前記第2の減速方式として採用するものである ことを特徴とする請求項1記載の情報記憶装置。

【請求項4】 情報記録媒体を所定位置に保持して所定方向に回転させなが らその情報記録媒体に対して少なくとも情報再生を行う情報記憶装置において、

前記情報記録媒体に制動力を掛けて回転を減速させる制動部と、

前記制動部を間欠に稼働させることにより前記情報記録媒体の回転を減速させ る間欠制動型減速部とを備えたことを特徴とする情報記憶装置。

【請求項5】 情報記録媒体を所定位置に保持して所定方向に回転させなが

らその情報記録媒体に対して少なくとも情報再生を行う情報記憶装置において、

回転速度を表す信号を受けて、該信号が表す回転速度で前記情報記録媒体が回転するように該情報記録媒体を前記所定方向へと駆動する駆動部と、

前記駆動部に、前記情報記録媒体の回転速度よりも低い回転速度を表す信号を 入力することにより該情報記録媒体の回転を減速させる信号制御型減速部とを備 えたことを特徴とする情報記憶装置。

## 【発明の詳細な説明】

[0001]

## 【発明の属する技術分野】

本発明は、情報記録媒体を所定位置に保持して所定方向に回転させながらその情報記録媒体に対して少なくとも情報再生を行う情報記憶装置に関する。

[0002]

## 【従来の技術】

従来より、ハードディスク装置や光磁気(MO)ディスク装置等といった情報 記憶装置が知られており、これらの情報記憶装置では、ディスク状やカード状の 情報記録媒体がスピンドルモータ等で高速に回転されながら、その情報記録媒体 に対するアクセスが行われている。これらの情報記憶装置は、コンピュータ用の 情報記憶装置としてコンピュータシステムに組み込まれることが多い。

[0003]

近年、インターネット等といった情報通信網が急速に発達し、それに伴って、 ノート型のパーソナルコンピュータなどといった携帯用のコンピュータシステム も発達してきている。このような携帯用のコンピュータシステムに、上述した情報記憶装置を組み込んで利用する際には、情報記憶装置をバッテリや電池によって動作させることが必要である。また、バッテリや電池の寿命を延ばして、長時間の利用が可能な携帯用のコンピュータシステムを構築するために、消費電流が少ない情報記憶装置の開発が強く望まれている。

[0004]

【発明が解決しようとする課題】

ところで、情報記憶装置をバッテリや電池によって駆動させ続けると、やがて

はバッテリなどに貯えられた電力が消費され、情報記憶装置の駆動を続行することが不可能となる。このため、情報記憶装置やコンピュータシステムには、バッテリや電池の残電力が不足するとユーザに対して警告を発する機能が備えられている。例えば、情報記憶装置やコンピュータシステムは、バッテリなどの電圧を監視し、電圧が所定レベル以下になったら、残電力が残り少なくなっていることをユーザに知らせる警告を発する。バッテリなどの残電力がこのような警告を要するレベルに達したことを以下ではバッテリアラーム状態と称する。

## [0005]

バッテーアラーム状態であることを知ったユーザは、情報記憶装置の使用を中止して情報記録媒体を装置から回収することが多い。情報記憶装置から情報記録媒体を回収するためには、情報記録媒体の回転を停止させて装置外に取り出す必要があるが、媒体の停止および取出は一般にモータなどによって行われている。以下では、情報記憶装置が情報記録媒体の回転を停止させて装置外に取り出す動作のことをイジェクト動作と称する。

#### [0006]

従来の情報記憶装置では、情報記録媒体の回転を停止させる際に大きな電力を 消費してしまい、カートリッジが完全に送出されないままイジェクト動作の途中 でバッテリなどの電力がなくなって情報記憶装置が止まってしまう場合がある。 イジェクト動作の途中で情報記憶装置が止まってしまうと、情報記録媒体が回収 不能となるおそれがあると共に情報記録媒体の破損の原因となるおそれもある。

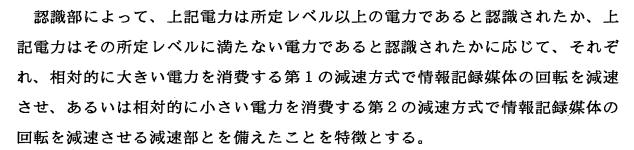
#### [0007]

本発明は、上記事情に鑑み、バッテリや電池の残電力が少ない場合であっても 情報記録媒体を安全に取り出すことができる情報記憶装置を提供することを目的 とする。

## [0008]

#### 【課題を解決するための手段】

上記目的を達成する本発明の第1の情報記憶装置は、情報記録媒体を所定位置 に保持して所定方向に回転させながらその情報記録媒体に対して少なくとも情報 再生を行う、電力で動作する情報記憶装置において、



[0009]

ここで、第2の減速方式は、第1の減速方式よりも消費電力のピークが小さい ものであってもよく、第1の減速方式よりも消費電力の平均値が小さいものであ ってもよく、あるいは、第1の減速方式よりも消費電力の総量が小さいものであ ってもよい。

[0010]

本発明の第1の情報記憶装置によれば、電力に余裕がない場合には上記第2の減速方式が選択されて電力が節約される。このため、この第1の情報記憶装置は、バッテリや電池の残電力が少ない場合であっても、イジェクト動作の途中で装置が止まる確率が低く、情報記録媒体を安全に取り出すことができる。

[0011]

本発明の第1の情報記憶装置は、

「情報記録媒体を上記所定方向へと駆動する駆動部を備え、

上記減速部が、第2の減速方式として、駆動部による駆動をやめさせることで情報記録媒体の回転を減速させる減速方式を採用するものである」ということが 好適である。

[0012]

また、本発明の第1の情報記憶装置は、

「情報記録媒体を上記所定方向へと駆動する駆動部と、

情報記録媒体に制動力を掛けて回転を減速させる制動部とを備え、

上記減速部が、駆動部による駆動をやめさせることで情報記録媒体の回転を減速させてその後に制動部を稼働させることにより情報記録媒体の回転を更に減速させる減速方式を第2の減速方式として採用するものである」ということも好適である。



## [0013]

駆動部による駆動をやめると、グリースなどの粘性抵抗や空気の抵抗や軸受けの摩擦抵抗などによって非強制的な減速が生じ、この減速は、減速のための電力を要しない。このため、バッテリなどの電力を大きく節約することができ、情報記録媒体の取り出しがより安全に行われる。また、非強制的な減速の後で強制的な減速を行う場合には、電力の節約と処理時間の短縮との双方が実現されるのでユーザの使い勝手がよい。

## [0014]

上記目的を達成する本発明の第2の情報記憶装置は、情報記録媒体を所定位置 に保持して所定方向に回転させながらその情報記録媒体に対して少なくとも情報 再生を行う情報記憶装置において、

情報記録媒体に制動力を掛けて回転を減速させる制動部と、

制動部を間欠に稼働させることにより情報記録媒体の回転を減速させる間欠制 動型減速部とを備えたことを特徴とする。

#### [0015]

バッテリや電池は、残電力が少なくても、消費電力のピークが抑えられて電圧 降下が抑えられることにより供給電力の総量が増加するという性質を有する。

#### [0016]

本発明の第2の情報記憶装置によれば、制動部が間欠に稼働させられることで 消費電力のピークが抑えられ、バッテリや電池の残電力が少ない場合であっても 情報記録媒体を安全に取り出すことができる。

#### [0017]

また、上記目的を達成する本発明の第3の情報記憶装置は、情報記録媒体を所定位置に保持して所定方向に回転させながらその情報記録媒体に対して少なくとも情報再生を行う情報記憶装置において、

回転速度を表す信号を受けて、その信号が表す回転速度で情報記録媒体が回転 するように情報記録媒体を上記所定方向へと駆動する駆動部と、

駆動部に、情報記録媒体の回転速度よりも低い回転速度を表す信号を入力する ことにより情報記録媒体の回転を減速させる信号制御型減速部とを備えたことを



特徴とする。

[0018]

本発明の第3の情報記憶装置によれば、情報記録媒体の回転速度よりも低い回転速度を表す信号を受けた駆動部が、情報記録媒体の駆動を抑えて回転速度を下げる。これにより、消費電力が大きく節約され、バッテリや電池の残電力が少ない場合であっても情報記録媒体を安全に取り出すことができる。

[0019]

なお、本発明の第2および第3の情報記憶装置については、ここではその基本 形態のみを示すのにとどめるが、これは単に重複を避けるためであり、本発明の 第2および第3の情報記憶装置には、上記の基本形態の情報記憶装置のみではな く、前述した第1の情報記憶装置の各形態に対応する各種の形態の情報記憶装置 が含まれる。

[0020]

【発明の実施の形態】

以下、本発明の実施形態について説明する。

[0021]

図1は、本発明の情報記憶装置の一実施形態である光磁気(MO)ディスク装置を示す外観図である。

[0022]

ここに示すMOディスク装置1は、図示を省略したカバー兼用ソケットに装着され、そのソケットを介して、パーソナルコンピュータ等といったホスト装置に接続されるものである。また、このMOディスク装置1は、ホスト装置から電力の供給を受けて動作する。このMOディスク装置1には、カートリッジ2が挿入口1Aから挿入される。

[0023]

カートリッジ2には、本発明にいう情報記録媒体の一例である光磁気(MO) ディスク2Aが内包されており、MOディスク装置1は、そのMOディスク2A を所定の順回転方向へと回転させながらそのMOディスク2Aに対して情報記録 と情報再生とを行う。また、本実施形態のMOディスク装置1では、イジェクト



ボタン1Bが押されると上記イジェクト動作が実行されて、MOディスク装置1 に内蔵されたモータがMOディスク2Aをカートリッジ2ごと装置外に送出する

[0024]

図2は、MOディスク装置の内部構成図である。

[0025]

MOディスク装置1は、図1に示すカートリッジ2を内部に挿入されてカートリッジ2内のMOディスク2Aにアクセスするエンクロージャ11と、エンクロージャ11の動作を制御するコントロールユニット10に大きく区分けされている。

[0026]

エンクロージャ11内に挿入されたカートリッジ2のMOディスク2Aは、スピンドルモータ40によって保持される。このスピンドルモータ40は、MPU(Micro Processor Unit)12から発せられる駆動制御信号に従うスピンドルモータドライバ38によって駆動電流を供給されて、上記順回転方向へのMOディスク2Aの回転駆動や、MOディスク2Aの強制的な停止などを行う。ここでMPU12は、本発明にいう減速部の一例としての役割を担っている。また、スピンドルモータドライバ38およびスピンドルモータ40によって、本発明にいう駆動部の一例が構成されていると共に、これらスピンドルモータドライバ38およびスピンドルモータ40は、本発明にいう制動部の一例も兼ねている。

[0027]

上述したようにMOディスク装置1は、ホスト装置から電力の供給を受けて動作するものであり、本発明にいう認識部の一例も兼ねたMPU12によって電力のレベルが監視されている。即ち、ホスト装置から供給された電力をMOディスク装置1の各部に導く電源線13の電圧が、DSP(Digital Signal Processor)16に内蔵されたA/D変換回路によってA/D変換されてMPU12に取り込まれ、MPU12によって電圧レベルが所定の基準レベルと比較される。



## [0028]

図1に示すイジェクトボタン1Bが押されると、MPU12からイジェクト信号が発せられてイジェクトモータドライバ51に入力され、そのイジェクトモータドライバ51によってイジェクトモータ52に駆動電流が供給され、イジェクトモータ52によってカートリッジ2ごとMOディスク2AがMOディスク装置1外に送出される。

## [0029]

また、エンクロージャ11にはレーザダイオードユニット30が備えられており、情報再生時には、レーザダイオードユニット30のレーザダイオード30 1から所定強度のレーザ光が発せられる。そのレーザ光の強度はモニタフォトダイオード30 2およびレーザダイオード制御回路22によって制御される。そして、そのレーザ光は、図示を省略したフォーカス光学系によってMOディスク2A上に照射され、MOディスク2Aに記録されている情報に応じた反射光を生じる。その反射光がID/MO用ディテクタ32によって受光されてID信号およびMO信号が検出される。それらID信号およびMO信号は、ヘッドアンプ34で増幅されてリードLSI回路24に入力され、周波数シンセサイザ26が水晶振動子101の基本周期信号の周期を変更して生成する周期信号に同期したリード復調回路25によって復調されて再生データに変換される。この再生データは、光ディスクコントローラ14のエラーコレクションコード(Error Correction Code:ECC)処理部14 2によってエラーをチェックされたうえで、バッファメモリ18およびインタフェース17を介してホスト装置へと送られる。

#### [0030]

一方、情報記録時には、ホスト装置からバッファメモリ18およびインタフェース17を介して記録データが光ディスクコントローラ14に送られて来る。その記録データは、ECC(Error Correction Code)処理部14\_2によってエラーコレクションコードが付加されてライトLSI回路20に入力される。また、MOディスク2Aのフォーマット時には、光ディスクコントローラ14のフォーマッタ14\_1でフォーマットデータが生成されてライ

トLSI回路20に入力される。これら記録データおよびフォーマットデータは、ライトLSI回路20のライト変調回路21で変調されて書込信号に変換され、その書込信号がレーザダイオードユニット30に入力されて、レーザダイオード31から書込信号に応じたレーザ光が発せられる。

## [0031]

また、情報記録時およびフォーマット時には、MPU12から磁界発生信号が発せられてDSP(Digital Signal Processor)16に入力される。そのDSP16により、その磁界発生信号と温度センサ36の出力信号とに応じて磁気ヘッドドライバ42が制御され、磁気ヘッドドライバ42から磁気ヘッドの電磁石44に電流が供給されて、MOディスク2A上に記録磁界が発生される。そして、この記録磁界と、上述した書込信号に応じたレーザ光によってMOディスク2Aに情報が記録され、あるいはMOディスク2Aがフォーマットされる。

## [0032]

また、MOディスク装置1には、ボイスコイルモータ(VCM)ドライバ66によって駆動電流を供給されて、上記フォーカス光学系やレーザダイオードユニット30等を搭載した光学ヘッドをMOディスク2Aの表面に沿って移動させるボイスコイルモータ68が備えられている。ボイスコイルモータ(VCM)ドライバ66は、トラッキングエラーシグナル(TES)用ディテクタ47によって得られるディテクト信号から、TES検出回路48およびトラッキングゼロクロス(TZC)検出回路50によって検出されるTESおよびTZCと、MPU12から発せられるシーク信号とに応じてDSP16により制御される。

#### [0033]

更に、MOディスク装置1には、フォーカスアクチュエータドライバ58によって駆動電流を供給されてフォーカス光学系を駆動するフォーカスアクチュエータ60も備えられている。フォーカスアクチュエータドライバ58は、フォーカスエラーシグナル(FES)用フォトディテクタ45によって得られるディテクト信号からFES検出回路によって検出されるFESに応じてDSP16により制御される。

[0034]

次に、本発明にいう駆動部の一例と本発明にいう制動部の一例とを兼ねたスピンドルモータドライバ38およびスピンドルモータ40について詳細に説明する

[0035]

図3は、スピンドルモータドライバの構成図である。

[0036]

スピンドルモータ40は、U相、V相、およびW相の3相に順次に駆動電流が供給されて回転するモータであり、スピンドルモータドライバ38には、U相、V相、およびW相のそれぞれに駆動電流を供給する電源38\_1が備えられている。この電源38\_1も、上述した電源線を介してホスト装置から電力を供給される。

[0037]

また、このスピンドルモータドライバ38には、U相、V相、およびW相のうち電流が供給される供給相を循環的に切り替えるコミュテーション38\_2と、コミュテーション38\_2が供給相を切り替えるタイミングの基準となる起動周期信号を発生する起動OSC(Oscillator)38\_3も備えられている。スピンドルモータドライバ38による供給相の切替順序が上記順回転方向であると、スピンドルモータ40はMOディスク2A(図1参照)を順回転方向に回転駆動させる。逆に、供給相の切替順序が、順回転方向とは逆の逆回転方向である場合には、スピンドルモータ40は逆回転方向への駆動力、即ち制動力を発生させてMOディスク2Aを強制的に減速させる。なお、逆転防止機能が備えられており、MOディスク2Aを強制的に減速させる。なお、逆転防止機能が備えられており、MOディスク2Aの逆回転方向への回転は防止されている。このため、逆回転方向への制動力によって回転が減速され続けて速度「0」に達すると、スピンドルモータ40およびMOディスク2Aはそのまま停止する。

[0038]

更に、このスピンドルモータドライバ38には、MPU12(図2参照)から上述した駆動制御信号を受けて、コミュテーション38\_2や電源38\_1を制御する起動制御回路38\_4も備えられている。この起動制御回路38\_4には

、駆動制御信号として2値のスピンドルオン信号SPDLONと2値のスピンドルブレーキ信号BRAKEが入力される。そして、起動制御回路38\_4は、スピンドルオン信号SPDLONのオン/オフ状態に応じて電源38\_1を、それぞれ稼働/停止させ、スピンドルブレーキ信号BRAKEのオン/オフ状態に応じて、コミュテーション38\_2に、それぞれ逆回転方向あるいは順回転方向への供給相の切替を指示する。電源38\_1が停止されると、電源38\_1によるスピンドルモータ40への電流供給が止まり、スピンドルモータ40の駆動力は、順回転方向および逆回転方向の双方について「0」となる。

[0039]

また、スピンドルモータドライバ38には、スピンドルモータ40から、U相、V相、およびW相それぞれの逆起電圧と、それら逆起電圧の基準(0V)を示すセンタタップ電圧が入力され、それら逆起電圧およびセンタタップ電圧は、逆起電圧検出回路38\_5に入力される。逆起電圧検出回路38\_5は、それら逆起電圧およびセンタタップ電圧に基づいて、スピンドルモータ40の回転に同期した周期信号(FG信号)を出力する。

[0040]

図4は、FG信号を示すグラフである。

[0041]

グラフの横軸は時間を示しており、グラフの上段にはU相、V相、およびW相 それぞれの逆起電圧が、センタタップ電圧を「OV」として示されており、これらの逆起電圧はサイン波状となる。また、グラフの下段にはFG信号が示されており、このFG信号は、U相、V相、およびW相それぞれの逆起電圧がゼロクロスに達するたびに値が反転する2値信号である。

[0042]

図3に戻って説明を続ける。

[0043]

逆起電圧検出回路 3 8 \_ 5 から出力された F G 信号は、 M P U、 コミュテーション 3 8 \_ 2、および分周回路 3 8 \_ 6 のそれぞれに入力される。分周回路 3 8 \_ 6 は F G 信号を分周して速度識別回路 3 8 \_ 7 に入力する。また、もう一つの

分周回路38\_8はMPUからスピンドルクロック信号CLKを入力され、そのスピンドルクロック信号CLKを分周して速度識別回路38\_7に入力する。このスピンドルクロック信号CLKの周期によって、スピンドルモータ40およびMOディスク2Aの回転速度の目標値が表されており、速度識別回路38\_7は、2つの分周回路38\_6,38\_8それぞれから入力された信号を比較することによりスピンドルモータ40の回転速度を識別する。そして、その回転速度が、スピンドルクロック信号CLKが表す回転速度の目標値を中心とした所定の定常回転速度範囲内の回転速度であれば、L、範囲外の回転速度であれば、H、となるReady信号をMPUへと出力する。

## [0044]

なお、コミュテーション38\_2には、供給相の切替速度を調整して、スピンドルモータ40の回転速度を、スピンドルクロック信号CLKが表す回転速度の目標値に近づける機能も備えられている。

## [0045]

次に、図1および図2に示すMOディスク装置1の動作を、フローチャートを 参照しながら説明する。

#### [0046]

図5は、上述したバッテリアラーム状態の前後におけるMOディスク装置1の 動作を表すフローチャートである。

#### [0047]

MOディスク装置は、MOディスクに対する情報記録や情報再生を行うリードライト動作(ステップS101)を、バッテリなどの残電力に余裕がある(ステップS102:No)という限度において繰り返し実行する。このようにリードライト動作が繰り返されている途中でイジェクト動作が開始された場合には、本発明にいう第1の減速方式の一例によりMOディスクが減速されて停止される。

## [0048]

図6は、本発明にいう第1の減速方式の一例によりMOディスクが停止される 停止動作を表すフローチャートであり、図7は、その停止動作における駆動制御 信号のタイムチャートである。

## [0049]

この停止動作の開始時(図7の左端)には、スピンドルオン信号(図7の上段)はオン状態にあり、スピンドルブレーキ信号(図7の下段)はオフ状態にあって、MOディスクは順回転方向に駆動されている。そして、MOディスクを停止させる動作が開始されると、スピンドルブレーキ信号がオン状態に切り替えられ(図6のステップS201、図7の時刻T201)、MOディスクには逆回転方向に制動力が掛けられて強制的に減速される。MOディスクの減速中は、FG信号のオンオフ状態が監視され、監視結果に基づいて、MOディスクが停止したか否かが判定される(図6のステップS202)。FG信号は、MOディスクの回転に同期してオンオフ状態が切り替わる信号であるので、FG信号のオンオフ変化の頻度が十分に低くなった場合には、MOディスクは停止したと判定される。そして、スピンドルオン信号とスピンドルブレーキ信号との双方がオフ状態に切り替えられる(図6のステップS203、図7の時刻T203)。

## [0050]

このような強制的かつ連続的な減速が行われると大きな電力が消費されるが、 バッテリなどの残電力に余裕がある場合には処理時間の短縮が優先されて、この ような強制的かつ連続的な減速が行われる。

#### [0051]

図5に戻って説明をつづける。

## [0052]

リードライト動作の繰り返しによって残電力が少なくなっていき、バッテリアラーム状態が発生すると(ステップS102:Yes)、ユーザにバッテリアラーム状態が通知される(ステップS103)。その後、ユーザによって情報記録や情報再生の中止が指示され、イジェクトボタンが押下されてイジェクト動作の開始が指示されるまで待機状態となる(ステップS104)。

#### [0053]

イジェクト動作が開始されると、上記フォーカス光学系等のサーボが停止され 、レーザダイオードも消灯される(ステップS105)。そして、後述する、本 発明にいう第2の減速方式によりMOディスクが減速されて停止され(ステップ S106)、イジェクトモータが回転されて、MOディスクが装置外に送出される(ステップS107)。

[0054]

以下、本発明にいう第2の減速方式の第1例について説明する。

[0055]

図8は、本発明にいう第2の減速方式の第1例によりMOディスクが停止される停止動作を表すフローチャートであり、図9は、その停止動作における駆動制御信号のタイムチャートである。

[0.056]

この第2の減速方式の第1例による停止動作では、MPUによってパルス列状のスピンドルブレーキ信号が生成されることにより、強制的な減速が間欠に実行される。つまり、ここではMPUは、本発明にいう間欠制動型減速部の一例に相当する。また、この第1例では、パルス列状のスピンドルブレーキ信号におけるオン状態の継続時間とオフ状態の継続時間それぞれが経時変化する。

[0057]

この停止動作が開始されると、スピンドルブレーキ信号におけるオン状態の継続時間の最長時間T1と、オン状態の継続時間T2の初期値と、オフ状態の継続時間T3の初期値が設定される(図8のステップS301)。

[0058]

次に、スピンドルブレーキ信号がオン状態に切り替えられ(図8のステップS302、図9の時刻T302\_1)、オン状態の継続時間T2だけ待機され(図8のステップS303)、スピンドルブレーキ信号がオフ状態に切り替えられ(図8のステップS304、図9の時刻T304\_1)、オフ状態の継続時間T3だけ待機される(図8のステップS305)。これにより、パルス状のスピンドルブレーキ信号が生じ、オン状態の継続時間T2だけ、逆回転方向への制動力が発生する。

[0059]

その後、オン状態の継続時間T2が最長時間T1を越えていない場合(図8のステップS306:No)には、オン状態の継続時間T2が延長されオフ状態の

継続時間T3が短縮されて(図8のステップS307)、強制的な減速の割合が徐々に増加する。そして、スピンドルモータおよびMOディスクの回転速度が所定値を越えている間(図8のステップS308:No)は、上記ステップS302~ステップS307が繰り返される。その結果、スピンドルブレーキ信号のオンオフ切り替えが繰り返されて(図9の時刻T302\_2,…;時刻T304\_2,…)、パルス列状のスピンドルブレーキ信号が生じ、逆回転方向への制動力による強制的な減速が繰り返し間欠に行われる。

## [0060]

スピンドルモータやMOディスクの回転速度が大きいときに逆回転方向への制動力を連続に発生させると、回転速度は短時間で大きく減衰するが、消費電力のピークが大きくて、バッテリから得られる電力の総量が少ない。これに対し、逆回転方向への制動力を間欠に発生させると、減速に要する時間は長いが、消費電力のピークが小さくて、バッテリから得られる電力の総量が多い。なお、回転速度が小さいときには、駆動力の発生方式が異なっていても、消費電力のピークには大して差がない。

#### [0061]

このような間欠の減速によりスピンドルモータおよびMOディスクの回転速度が所定値以下に達すると(図8のステップS308:Yes)、MOディスクなどを確実に停止させるために、スピンドルブレーキ信号がオン状態に切り替えられ(図8のステップS309、図9の時刻T309)、MOディスクには逆回転方向に制動力が連続に掛けられる。上記同様に、MOディスクの減速中は、FG信号のオンオフ状態が監視され、監視結果に基づいて、MOディスクが停止したか否かが判定される(図9のステップS310)。MOディスクが停止したと判定されると、スピンドルオン信号とスピンドルブレーキ信号との双方がオフ状態に切り替えられる(図8のステップS311、図9の時刻T311)。これにより停止動作が終了する。

#### [0062]

なお、上述したステップS306およびステップS307は省略可能であり、 これらのステップが省略された場合には、スピンドルブレーキ信号のオンオフ状 態が固定周期で切り替えられ、周期パルス列からなるスピンドルブレーキ信号が 生じることとなる。

[0063]

図10は、周期パルス列からなるスピンドルブレーキ信号が用いられてMOディスクが停止される停止動作における駆動制御信号のタイムチャートである。

[0064]

この停止動作では、スピンドルブレーキ信号のオンオフ状態が周期的に切り替えられて(時刻T302、時刻T304)強制的な減速が周期的に実行される。 その後の動作は、図8および図9で説明した動作と同様であるので説明を省略する。

[0065]

ここで、停止動作における消費電流の測定結果について説明する。

[0066]

図11は、図6および図7に示す停止動作における消費電流の測定結果を示す グラフであり、図12は、図8および図9に示す停止動作における消費電流の測 定結果を示すグラフである。

[0067]

これらのグラフには、上から1段目にスピンドルオン信号の波形L11, L2 1が示されており、2段目にスピンドルブレーキ信号の波形L12, L22が示されており、3段目にFG信号の波形L13, L23が示されており、4段目に消費電流の波形L14, L24が示されている。

[0068]

図11のグラフでは、スピンドルブレーキ信号の波形L12が、減速開始の時刻T201から連続的にオン状態となり、消費電流の波形L14には、ピーク電流の急激な立ち上がりP1が生じている。これに対し、図12のグラフでは、スピンドルブレーキ信号の波形L22は、減速開始の時刻T301から暫くの間、パルス列状の波形となっている。また、消費電流の波形L24はなだらかな立ち上がりP2を生じると共にパルス列状の波形を示している。この結果、消費電力のピークが抑えられるとともに消費電力の平均値も抑えられて、バッテリ等の消

耗が抑えられている。従って、イジェクトモータを駆動するための電力が確保されて、MOディスクが安全に取り出されることとなる。

[0069]

ところで、図6のステップS106における減速方式としては、本発明にいう 第2の減速方式の、以下説明する第2例も考えられる。

[0070]

この第2例では、MPUによってスピンドルクロック信号の周波数が変更されてスピンドルモータやMOディスクの回転が減速される。つまり、この第2例が採用される場合には、MPUは、本発明にいう信号制御型減速部の一例に相当する。

[0071]

図13は、本発明にいう第2の減速方式の第2例によりMOディスクが停止される停止動作を表すフローチャートであり、図14は、その停止動作における駆動制御信号およびスピンドルクロック信号のタイムチャートである。

[0072]

この停止動作の開始時には、スピンドルモータやMOディスクの回転速度はスピンドルクロック信号が表す回転速度に一致しているものとする。

[0073]

この停止動作が開始されると、スピンドルクロック信号の周波数が低減されて (図13のステップS401、図14の時刻T401\_1)、MOディスクなど の回転速度よりも遅い回転速度を表すスピンドルクロック信号となる。この結果、上述したスピンドルモータドライバが、順回転方向への駆動力を低下させて、 MOディスクなどの回転速度を、スピンドルクロック信号が表す回転速度まで減衰させる。

[0074]

ステップS401においてスピンドルクロック信号の周波数が低減されると、 そのスピンドルクロック信号が表す回転速度にMOディスクなどの回転速度が安 定するまで待機状態となる(図13のステップS402)。

[0075]

この待機状態ではReady信号が監視されている。上述したように、このReady信号は、MOディスクなどの回転速度が、スピンドルクロック信号が表す回転速度を中心とした所定の定常回転速度範囲内の回転速度であれば、L'、範囲外の回転速度であれば、H'となる信号である。このため、スピンドルクロック信号の周波数が低減された直後は、MOディスクなどの回転速度が、スピンドルクロック信号が表す回転速度を上回っていて、Ready信号は、H'である。その後、MOディスクなどの回転速度が減衰されて定常回転速度範囲内に達すると、Ready信号は、L'となり、MOディスクなどの回転速度が安定したと判定される(図13のステップS402:Yes)。

[0076]

MOディスクなどの回転速度が、逆回転方向への制動力による強制的な減速に適した所定の回転速度を越えている間は(図13のステップS403:No)、上述したステップS401およびステップS402が繰り返されて、スピンドルクロック信号の周波数が段階的に低減される(図14の時刻T401\_2,…)

[0077]

その後、MOディスクなどの回転速度が、上述した所定の回転速度以下に達すると(図13のステップS403:Yes)、上述した第2の減速方式の第1例と同様に、MOディスクなどを確実に停止させるために、スピンドルブレーキ信号がオン状態に切り替えられ(図13のステップS404、図14の時刻T404)、MOディスクには逆回転方向に制動力が連続に掛けられる。また、上記同様に、FG信号のオンオフ状態に基づいて、MOディスクが停止したか否かが判定され(図13のステップS405)、停止したと判定されると、スピンドルオン信号とスピンドルブレーキ信号との双方がオフ状態に切り替えられる(図13のステップS406、図14の時刻T406)。これにより停止動作が終了する

[0078]

ここでも、停止動作における消費電流の測定結果について説明する。

[0079]

図15は、図6および図7に示す停止動作における消費電流の測定結果を再度 示すグラフであり、図16は、図13および図14に示す停止動作における消費 電流の測定結果を示すグラフである。

## [0800]

これらのグラフには、上から1段目に消費電流の波形L31,L41が示されており、2段目にスピンドルオン信号の波形L32,L42が示されており、3段目にスピンドルブレーキ信号の波形L33,L43が示されており、4段目に下G信号の波形L34,L44が示されている。但し、図16のグラフの横軸は、図15のグラフの横軸に対して5分の1に縮小されており、図16のグラフの上から1段目には、比較のために、図15のグラフの電流波形L31に相当する波形L31、も示されている。

## [0081]

図11のグラフ同様に、図15のグラフでは、スピンドルブレーキ信号の波形 L33が、減速開始の時刻T201から連続的にオン状態となり、消費電流の波 形L31には、ピーク電流の急激な立ち上がりP1が生じている。

#### [0082]

これに対し、図16のグラフでは、減速開始の時刻T401に消費電流の波形L41にたち下がりが生じる。ここでは、減速開始時の回転数は3600rpmであり、スピンドルクロック信号の周波数が低下されることによって回転数が200rpmずつ低下される。回転数が1000rpm以下に達するとスピンドルブレーキ信号の波形L43がオン状態となり、消費電流の波形L41には立ち上がりP3が生じるが、この立ち上がりP3の高さは、上述した急激な立ち上がりP1の高さP1、よりも低い。

## [0083]

さらに、波形L31'の立ち上がりP1以降の電流ピークのピーク幅に対し、 波形L41の立ち上がりP2以降の電流ピークのピーク幅は短く、波形L41が 表す消費電力の総量は、明らかに、波形L31'が表す消費電力の総量よりも少 ない。

## [0084]

このように、本発明にいう第2の減速方式の第2例では、消費電力の大幅な節約を実現することができ、イジェクトモータを駆動するための電力を確保して安全にMOディスクを送出することができる。

[0085]

図6のステップS106における減速方式としては、本発明にいう第2の減速方式の、以下説明する第3例も考えられる。

[0086]

この第3例では、MOディスクおよびスピンドルモータの回転は、グリースなどの粘性抵抗や空気の抵抗や軸受けの摩擦抵抗などによって非強制的に減速される。即ち、スピンドルモータによるMOディスクの駆動が止められて、駆動力が順回転方向および逆回転方向の双方について「O」となり、MOディスクおよびスピンドルモータは、惰性で回転しながら摩擦抵抗などを受けて減速する。

[0087]

図17は、摩擦抵抗などによってスピンドルモータおよびMOディスクが停止 されるまでの時間を示すグラフである。

[0088]

このグラフの縦軸は、停止までに要する時間を示しており、横軸は、当初の回転数を示している。また、白丸が付された折れ線L51は、50℃の環境下での停止に要する時間を示しており、黒丸が付された折れ線L52は、25℃の環境下での停止に要する時間を示している。どちらの環境下でも、約20秒前後の停止時間を要しているので、例えば15秒程度の間惰性で回転すると、摩擦抵抗などによって十分に低速まで減速されることがわかる。

[0089]

本発明にいう第2の減速方式の第3例では、このような減速が利用される。

[0090]

図18は、本発明にいう第2の減速方式の第3例によりMOディスクが停止される停止動作を表すフローチャートであり、図19は、その停止動作における駆動制御信号およびFG信号のタイムチャートである。

[0091]

この停止動作が開始されると、スピンドルオン信号がオフ状態に切り替えられ、スピンドルモータによるMOディスクの回転駆動が止められる(図18のステップS501、図19の時刻T501)。その後、例えば15秒間などといった、摩擦抵抗などによってMOディスクが十分に減速することが期待される所定時間だけ待機状態となる(図18のステップS502)。この待機状態の間は、スピンドルモータによる消費電力は「0」である。また、スピンドルオン信号がオフ状態であるとFG信号は出力されず、待機状態中は回転速度を確認することができない。所定時間が経過して待機状態が終わると、MOディスクなどを確実に停止させるために、スピンドル信号およびスピンドルブレーキ信号の双方がオン状態に切り替えられ(図18のステップS503、図19の時刻T503)、MOディスクは逆回転方向の制動力により強制的に減速させられる。また、上記同様に、FG信号のオンオフ状態に基づいて、MOディスクが停止したか否かが判定され(図18のステップS504)、停止したと判定されると、スピンドルオン信号とスピンドルブレーキ信号との双方がオフ状態に切り替えられる(図18のステップS505、図19の時刻T505)。これにより停止動作が終了する

## [0092]

なお、上述した待機状態(図18のステップS502)で、MOディスクが摩擦抵抗などによって完全に停止するのに十分な待機時間だけ待機することも可能であり、このように待機した場合には、待機時間が終了した時点で停止動作が終了し、MOディスクの送出が行われる。

#### [0093]

本発明にいう第2の減速方式の、このような第3例では、MOディスクの回転の大幅な減速が消費電力「O」で実現されるので、上述した第2例よりも更に消費電力を節約することができる。

#### [0094]

なお、上記実施形態では、バッテリや電池の残電力のレベルを認識するために 供給電圧を監視し判定しているが、本発明にいう認識部は、インタフェースを介 してホスト装置から、バッテリ等の状態を示す状態信号を受け取って残電力のレ ベルを認識するものであってもよい。

[0095]

また、上記実施形態では、ホスト装置から電力の供給を受けるが、本発明の情報記憶装置は、独自のバッテリや電池を有するものであってもよい。

[0096]

また、本発明にいう第1の減速方式は、上記実施形態で説明した減速方式に限 定されるものではない。さらに、本発明の情報記憶装置は、バッテリなどの残電 力量に関わらず、上述した第1例や第2例の減速方式を常に採用するものであっ てもよい。

[0097]

また、上記実施形態では、情報記録媒体として光記録方式の光磁気ディスクが 用いられるが、本発明にいう情報記録媒体は、光磁気記録方式、相変化記録方式 、および磁気記録方式といった各記録方式の光磁気ディスクであってもよく、光 ディスクや磁気ディスクといった他のディスク型記録媒体であってもよく、ある いはカード型の記録媒体であってもよい。

[0098]

(付記1) 情報記録媒体を所定位置に保持して所定方向に回転させながら その情報記録媒体に対して少なくとも情報再生を行う、電力で動作する情報記憶 装置において、

前記電力が所定レベル以上の電力であるか否かを認識する認識部と、

前記認識部によって、前記電力は所定レベル以上の電力であると認識されたか、前記電力は該所定レベルに満たない電力であると認識されたかに応じて、それぞれ、相対的に大きい電力を消費する第1の減速方式で前記情報記録媒体の回転を減速させ、あるいは相対的に小さい電力を消費する第2の減速方式で前記情報記録媒体の回転を減速させる減速部とを備えたことを特徴とする情報記憶装置。

[0099]

(付記2) 前記情報記録媒体を前記所定方向へと駆動する駆動部を備え、 前記減速部が、前記第2の減速方式として、前記駆動部による駆動をやめさせ ることで前記情報記録媒体の回転を減速させる減速方式を採用するものであるこ とを特徴とする付記1記載の情報記憶装置。

[0100]

(付記3) 前記情報記録媒体を前記所定方向へと駆動する駆動部と、

前記情報記録媒体に制動力を掛けて回転を減速させる制動部とを備え、

前記減速部が、前記駆動部による駆動をやめさせることで前記情報記録媒体の回転を減速させてその後に前記制動部を稼働させることにより該情報記録媒体の回転を更に減速させる減速方式を前記第2の減速方式として採用するものであることを特徴とする付記1記載の情報記憶装置。

[0101]

(付記4) 前記情報記録媒体に制動力を掛けて回転を減速させる制動部を備え、

前記減速部が、前記第2の減速方式として、前記制動部を間欠に稼働させることにより前記情報記録媒体の回転を減速させる減速方式を採用するものであることを特徴とする付記1記載の情報記憶装置。

[0102]

(付記5) 前記情報記録媒体に制動力を掛けて回転を減速させる制動部を備え、

前記減速部が、前記制動部を間欠に稼働させることにより前記情報記録媒体の 回転を減速させてその後に該制動部を連続稼働させることにより該情報記録媒体 の回転を更に減速させる減速方式を前記第2の減速方式として採用するものであ ることを特徴とする付記1記載の情報記憶装置。

[0103]

(付記6) 回転速度を表す信号を受けて、該信号が表す回転速度で前記情報記録媒体が回転するように該情報記録媒体を前記所定方向へと駆動する駆動部を備え、

前記減速部が、前記第2の減速方式として、前記情報記録媒体の回転速度より も低い回転速度を表す信号を前記駆動部に入力することにより該情報記録媒体の 回転を減速させる減速方式を採用するものであることを特徴とする付記1記載の 情報記憶装置。 [0104]

(付記7) 回転速度を表す信号を受けて、該信号が表す回転速度で前記情報記録媒体が回転するように該情報記録媒体を前記所定方向へと駆動する駆動部を備え、

前記減速部が、前記情報記録媒体の回転速度よりも低い回転速度を表す信号を 前記駆動部に入力することにより該情報記録媒体の回転を減速させてその後にそ の信号が表す回転速度よりも更に低い回転速度を表す信号を前記駆動部に入力す ることにより前記情報記録媒体の回転を更に減速させる減速方式を前記第2の減 速方式として採用するものであることを特徴とする付記1記載の情報記憶装置。

[0105]

(付記8) 回転速度を表す信号を受けて、該信号が表す回転速度で前記情報記録媒体が回転するように該情報記録媒体を前記所定方向へと駆動する駆動部と、

前記情報記録媒体に制動力を掛けて回転を減速させる制動部を備え、

前記減速部が、前記情報記録媒体の回転速度よりも低い回転速度を表す信号を 前記駆動部に入力することにより該情報記録媒体の回転を減速させてその後に前 記制動部を稼働させることにより該情報記録媒体の回転を更に減速させる減速方 式を前記第2の減速方式として採用するものであることを特徴とする付記1記載 の情報記憶装置。

[0106]

(付記9) 情報記録媒体を所定位置に保持して所定方向に回転させながら その情報記録媒体に対して少なくとも情報再生を行う情報記憶装置において、

前記情報記録媒体に制動力を掛けて回転を減速させる制動部と、

前記制動部を間欠に稼働させることにより前記情報記録媒体の回転を減速させ る間欠制動型減速部とを備えたことを特徴とする情報記憶装置。

[0107]

(付記10) 前記間欠制動型減速部が、前記制動部を間欠に稼働させることにより前記情報記録媒体の回転を減速させ、その後に、該制動部を連続稼働させることにより該情報記録媒体の回転を更に減速させるものであることを特徴と

する付記9記載の情報記憶装置。

[0108]

(付記11) 情報記録媒体を所定位置に保持して所定方向に回転させなが らその情報記録媒体に対して少なくとも情報再生を行う情報記憶装置において、

回転速度を表す信号を受けて、該信号が表す回転速度で前記情報記録媒体が 回転するように該情報記録媒体を前記所定方向へと駆動する駆動部と、

前記情報記録媒体の回転速度よりも低い回転速度を表す信号を前記駆動部に入 力することにより該情報記録媒体の回転を減速させる信号制御型減速部とを備え たことを特徴とする情報記憶装置。

[0109]

(付記12) 前記信号制御型減速部が、前記情報記録媒体の回転速度より も低い回転速度を表す信号を前記駆動部に入力することにより該情報記録媒体の 回転を減速させ、その後に、その信号が表す回転速度よりも更に低い回転速度を 表す信号を前記駆動部に入力することにより前記情報記録媒体の回転を更に減速 させるものであることを特徴とする付記11記載の情報記憶装置。

[0110]

(付記13) 前記情報記録媒体に制動力を掛けて回転を減速させる制動部 を備え、

前記信号制御型減速部が、前記情報記録媒体の回転速度よりも低い回転速度を表す信号を前記駆動部に入力することにより該情報記録媒体の回転を減速させ、その後に、前記制動部を稼働させることにより該情報記録媒体の回転を更に減速させるものであることを特徴とする付記11記載の情報記憶装置。

[0111]

【発明の効果】

以上説明したように、本発明の情報記憶装置によれば、情報記録媒体の回転を 減速させる時のバッテリ等の消耗を軽減することができ、その結果、情報記録媒 体を装置外に送出するための電力が確保されて情報記録媒体を安全に取り出すこ とができる。

【図面の簡単な説明】

#### 【図1】

本発明の情報記憶装置の一実施形態である光磁気(MO)ディスク装置を示す 外観図である。

## 【図2】

MOディスク装置の内部構成図である。

#### 【図3】

スピンドルモータドライバの構成図である。

#### 【図4】

FG信号を示すグラフである。

## 【図5】

上述したバッテリアラーム状態の前後におけるMOディスク装置の動作を表す フローチャートである。

## 【図6】

本発明にいう第1の減速方式の一例によりMOディスクが停止される停止動作 を表すフローチャートである。

#### 【図7】

本発明にいう第1の減速方式の一例によりMOディスクが停止される停止動作 における駆動制御信号のタイムチャートである。

#### 【図8】

本発明にいう第2の減速方式の第1例によりMOディスクが停止される停止動作を表すフローチャートである。

#### 【図9】

本発明にいう第2の減速方式の第1例によりMOディスクが停止される停止動作における駆動制御信号のタイムチャートである。

## 【図10】

周期パルス列からなるスピンドルブレーキ信号が用いられてMOディスクが停止される停止動作における駆動制御信号のタイムチャートである。

#### 【図11】

図6および図7に示す停止動作における消費電流の測定結果を示すグラフであ

る。

## 【図12】

図8および図9に示す停止動作における消費電流の測定結果を示すグラフである。

## 【図13】

本発明にいう第2の減速方式の第2例によりMOディスクが停止される停止動作を表すフローチャートであ

## 【図14】

本発明にいう第2の減速方式の第2例によりMOディスクが停止される停止動作における駆動制御信号およびスピンドルクロック信号のタイムチャートである

## 【図15】

図6および図7に示す停止動作における消費電流の測定結果を再度示すグラフである。

## 【図16】

図13および図14に示す停止動作における消費電流の測定結果を示すグラフである。

## 【図17】

摩擦抵抗などによってスピンドルモータおよびMOディスクが停止されるまで の時間を示すグラフである。

#### 【図18】

本発明にいう第2の減速方式の第3例によりMOディスクが停止される停止動作を表すフローチャートである。

## 【図19】

本発明にいう第2の減速方式の第3例によりMOディスクが停止される停止動作における駆動制御信号およびFG信号のタイムチャートである。

#### 【符号の説明】

- 1 光磁気(MO)ディスク装置
- 2 カートリッジ

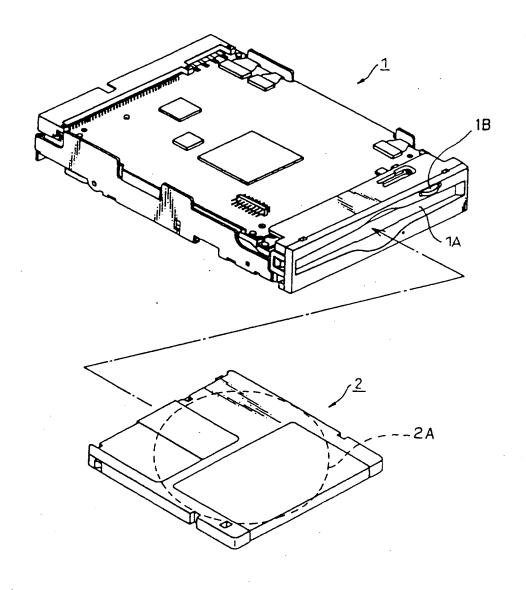
## 特2000-299573

- 2A 光磁気 (MO) ディスク
- 10 コントロールユニット
- 11 エンクロージャ
- 12 MPU (Micro Processor Unit)
- 13 電源線
- 16 DSP (Digital Signal Processor)
- 38 スピンドルモータドライバ
- 38\_1 電源
- 38\_2 コミュテーション
- 38\_3 起動OSC (Oscillator)
- 38\_4 起動制御回路
- 38\_5 逆起電圧検出回路
- 38\_6,38\_8 分周回路
- 38\_7 速度識別回路
- 40 スピンドルモータ
- 51 イジェクトモータドライバ
- 52 イジェクトモータ

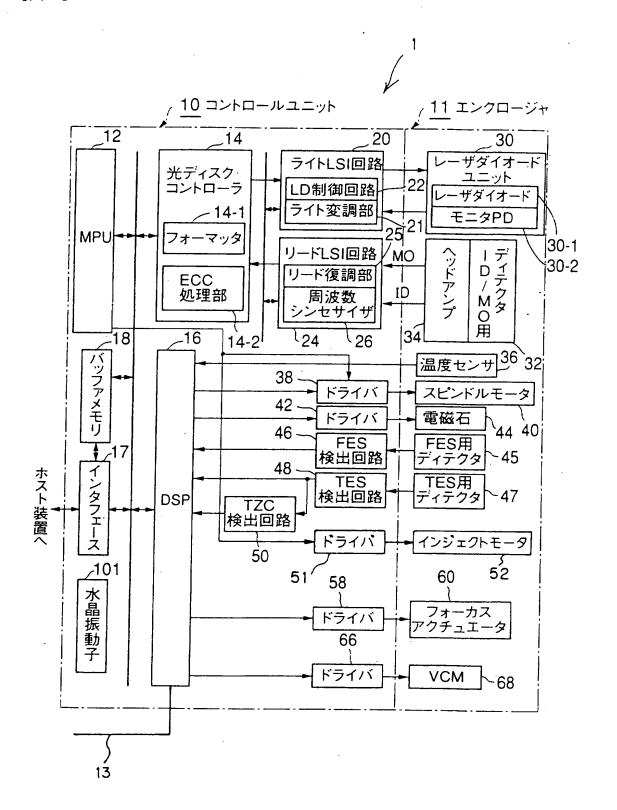
【書類名】

図面

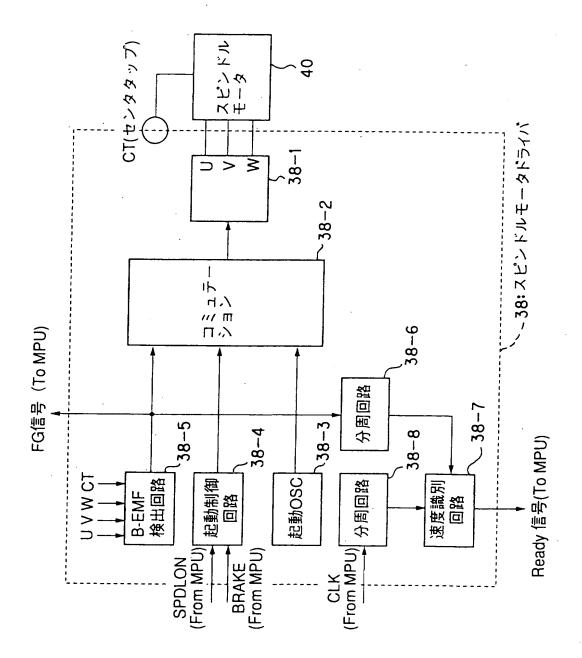
【図1】



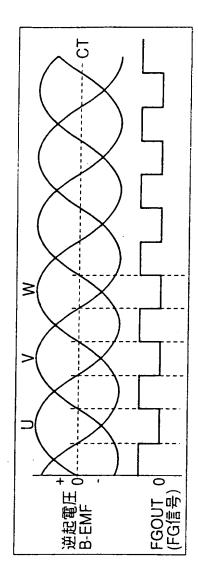
【図2】



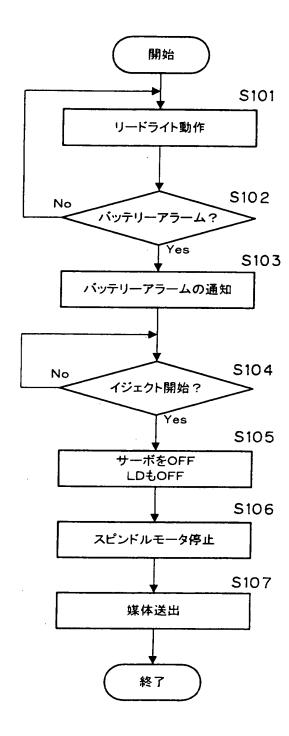
【図3】



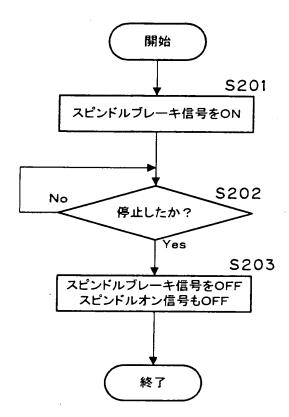
【図4】



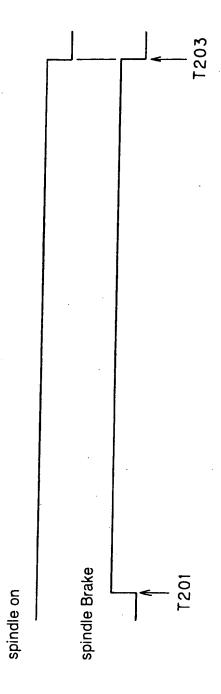
【図5】



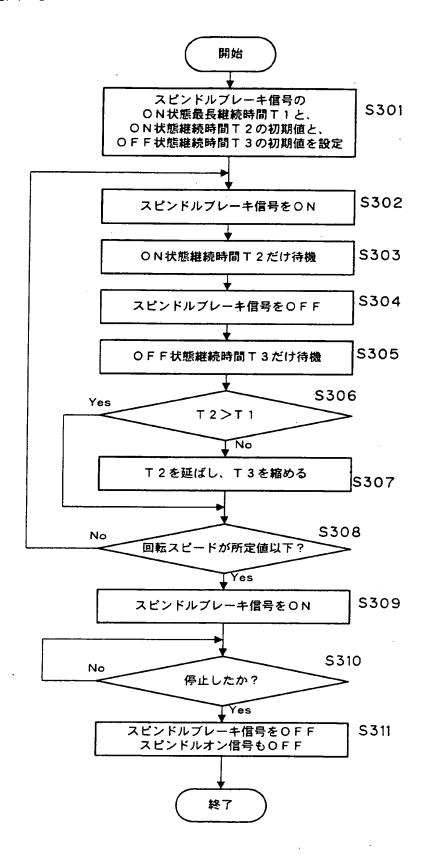
# 【図6】



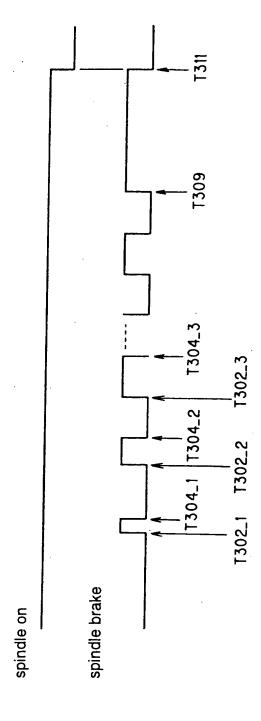
【図7】



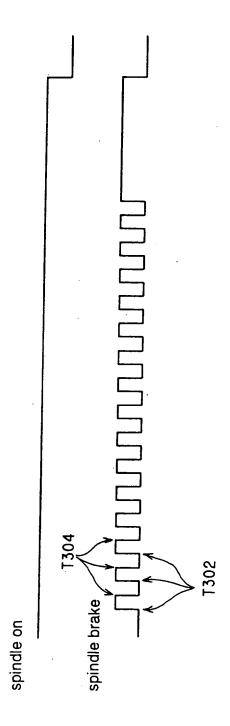
## 【図8】



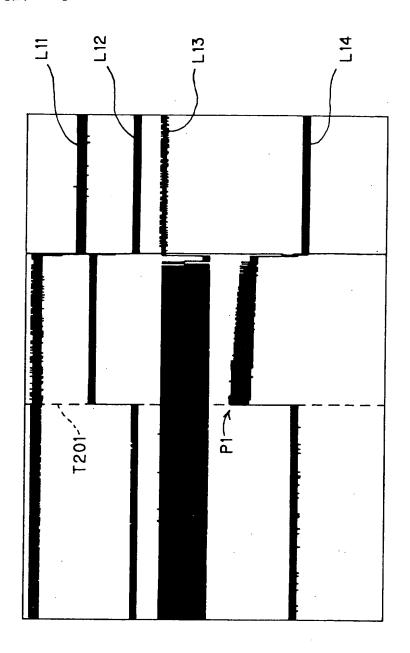
【図9】



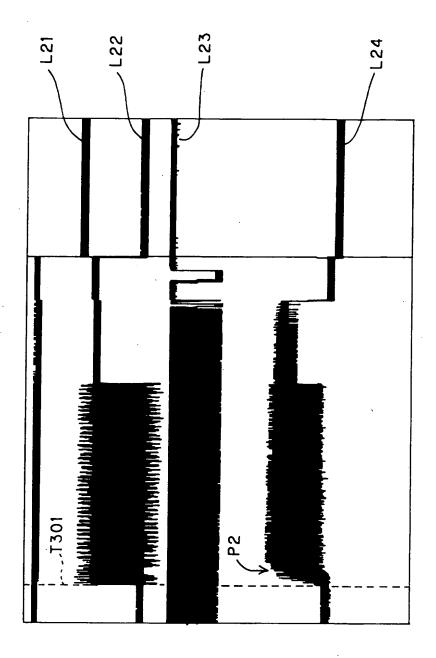
【図10】



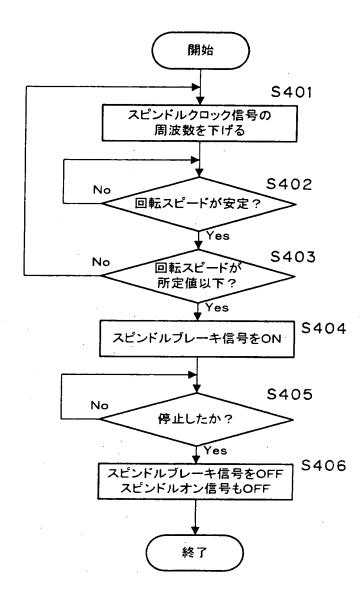
【図11】



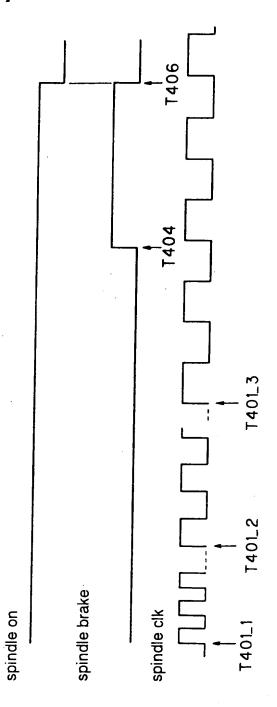
【図12】



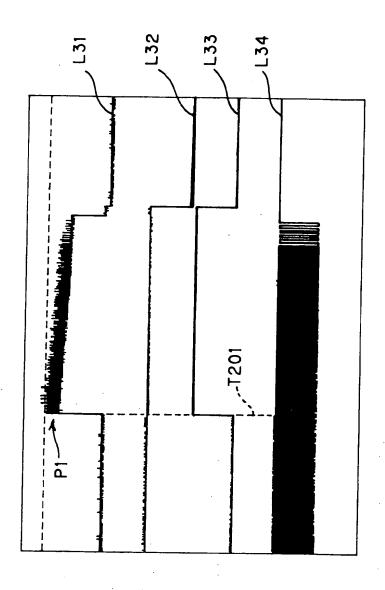
【図13】



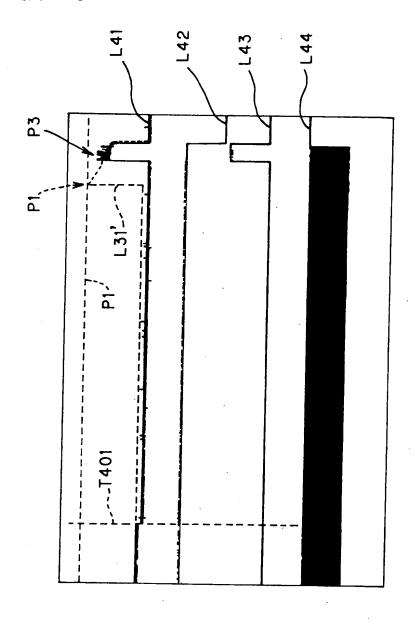
【図14】



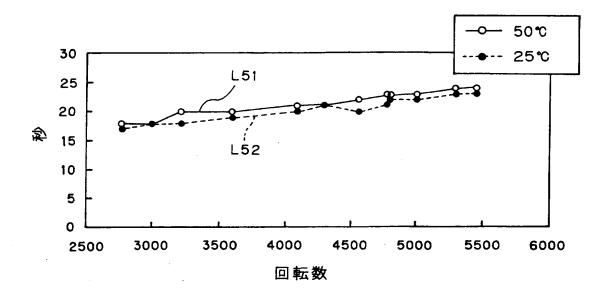
【図15】



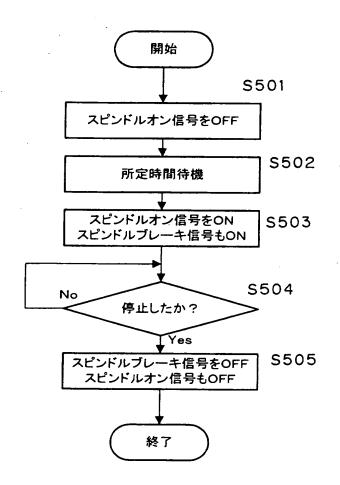
【図16】



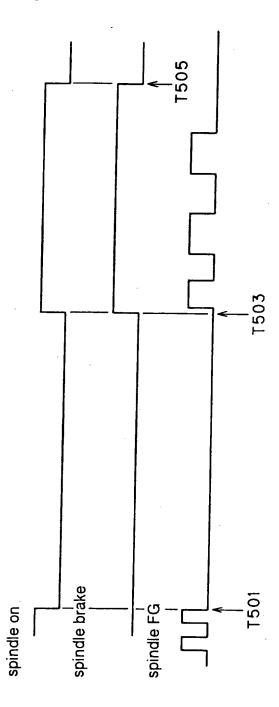
## 【図17】



## 【図18】



【図19】



【書類名】

要約書

【要約】

【課題】 バッテリや電池の残電力が少ない場合であっても情報記録媒体を安全 に取り出すことができる情報記憶装置を提供する。

【解決手段】 MPU12、スピンドルモータドライバ38、およびスピンドルモータ40は、情報記憶媒体の回転を減速させる減速部を構成しており、減速方式として、相対的に消費電力が大きい第1の減速方式と、相対的に消費電力が小さい第2の減速方式とを備えている。MPU12は、DSP16を介して電源線13の電圧を監視しており、その電圧が所定レベルを越えた電圧であれば第1の減速方式で情報記憶媒体の回転を減速させ、その電圧が所定レベル以下の電圧であれば第2の減速方式で情報記憶媒体の回転を減速させる。

【選択図】

図 1

## 出願人履歴情報

識別番号

[000005223]

1. 変更年月日

1996年 3月26日

[変更理由]

住所変更

住 所

神奈川県川崎市中原区上小田中4丁目1番1号

氏 名

富士通株式会社